

5.8.10 ALUMNOS GRADUADOS POR MAESTRÍA

No.	TÍTULO DE LA TESIS	NOMBRE DEL ALUMNO	FECHA DE TERMINACIÓN
1	Diseño de Circuitos Digitales con muy Bajos Requerimientos de Potencia	Cabrera Galicia Alfonso Rafael	29/02/2016
2	Detección de Peatones Basado en Elementos del Cuerpo y Acelerado con GPU con Pruebas en Ambiente Real	Gómez Casasola Ángel Alejandro	16/02/2016
3	Exploración de Ambientes Estructurados para Búsqueda de Objetos con un Robot Móvil Usando Información Obtenida de Internet	Izquierdo Córdova Ramón	24/02/2016
4	Software Asistente para la Ejecución de Ejercicios Terapéuticos en Pacientes con Parálisis Facial	Méndez Dorantes Víctor	29/02/2016
5	Diseño CMOS de un regulador de alta precisión con Protección Contra Sobrecargas	Montalvo Galicia Fredy	23/02/2016
6	Esquema Descentralizado para la Calendarización de Ciclos de Encendido/Apagado en un Conjunto de Micro generadores	Palominos Villegas Jorge	05/02/2016
7	Identificación Estelar para la Orientación de Satélites	Rodríguez Pedroza Berenice	25/02/2016
8	Evaluación de Modelos y Metodologías para Caracterizar el TMOS en Altas Frecuencias	Ruíz Molina Fabio Alejandro	19/02/2016
9	Método para la Reducción de Auto-codificadores en Aprendizaje Profundo	Sánchez Taxis Nahúm	29/02/2016
10	Métodos de Optimización para Circuitos Digitales Nanométricos Considerando Variaciones de Proceso	Tisza Contreras Juan Francisco	24/02/2016
11	Osciladores CMOS de Cuadratura con Amplio Rango de Entonados para Circuitos de Desplazamiento de Frase en Frecuencias Altas	Martínez Gómez Clara Iliana	26/02/2016
12	Modelado, Medición y Caracterización de Inductores Integrados	Valdés Rayón José	26/02/2016
13	Diseño de un Transmisor 4-PAM de 8-10 Gbps Terminado Activamente con Pre-Énfasis	Rodríguez Ortiz Jesús Alonzo	11/07/2016
14	Restauración de Imágenes en Color, Desenfocadas, Obtenidas con un Microscopio en Campo Brillante	Hernández Arreola Verónica	11/07/2016
15	Inestabilidad debido a Polarización y Temperatura en Circuitos Integrados Nanométricos	Campos Cruz Alejandro	12/07/2016
16	Método para Estimar la Confiabilidad de Arquitecturas Basadas en FPGAs en Sistemas Espaciales	Pérez Celis Juan Andrés	14/07/2016
17	Modelo de Rabi Cuántico en Cavidades Cruzadas: Estudio Espectral	Huerta Alderete Cinthia	11/08/2016
18	Síntesis y Caracterización de Nanotubos de Dióxido de Titanio	Arenas Hernández Alba	11/08/2016

5.8.10 ALUMNOS GRADUADOS POR MAESTRÍA

No.	TÍTULO DE LA TESIS	NOMBRE DEL ALUMNO	FECHA DE TERMINACIÓN
19	Fabricación y Caracterización de Óxidos Conductores Transparentes Depositados por Medio de Sputtering para Aplicaciones en Dispositivos Fotovoltaicos	Vázquez y Parraguirre Saraí	12/08/2016
20	Implementación de Tramas Binarias en Hologramas Generados por Computadora	Villa Hernández Joan Manuel	12/08/2016
21	Identificación Ciega de Canal Disperso Basado en Algoritmos de Sub-espacio	Jiménez Castro Martínez Nicthe Nataly	12/08/2016
22	Método de Autenticación Óptica Utilizando Funciones Físicas Inclinables	Juárez Ramírez Julio César	12/08/2016
23	Haces Paraxiales Weber Viajeros Transversales	Ugalde Ontiveros Jorge Alberto	12/08/2016
24	Estudio de Variabilidad Muti-frecuencia, Fotométrico y Espectroscópico de la Galaxia Seyfert de Líneas Angostas (NLS1) 1H 0323+342	Peña Herazo Harold Andrés	23/08/2016
25	Comparación de la Estructura Orbital de NGC 4314 en Potenciales Numéricos Obtenidos con Imágenes Infrarrojas	Soto Amador Diego Alberto	31/08/2016
26	Control de Propagación de la Luz en Medios Altamente Esparcidos Utilizando FPGAs	González Barba David	07/09/2016
27	Encriptador de Señal Mediante Osciladores Caóticos Implementados en FPGA	Vázquez Morales Dulce Karolina	24/10/2016
28	Estudio Muti Banda en el Grupo de Cartwheel	Jurado Buch Juan David	26/10/216
29	Mejoramiento en Tiempo Real de Mapas 3D poco Densos Mediante Superpíxeles	Cruz Martínez Claudia	26/10/2016
30	Extracción De Estructuras De Alto Nivel En Tiempo Real Usando Un Sistema Estéreo Semi-Calibrado	de Lima Hernández Roberto	31/10/2016
31	Diseño de un Regulador de Voltaje LDO CMOS para Dispositivos Médicos Implantables	Melo Pinzón Uriel Alberto	03/11/2016
32	Métodos Homotópicos: Asignación Automática del Parámetro de Repulsión en el Trazado de Trayectorias Robóticas Libres de Colisiones	De Cos Cholula Héctor Eduardo	18/11/2016
33	Azcatl: Un Mecanismo Bio-Inspirado para Data Foranging Basado en Comunicación Indirecta en Redes de Sensores Móviles para Ambientes Dinámicos	Castañeda Cisneros Josué	22/11/2016
34	Antena Diplexada para Telecomunicaciones	Serrano Ricardo David	25/11/2016
35	Modelo Flexible de Movimiento de Torso, Brazo, Antebrazo y Muñeca	Lobato Ríos Víctor	29/11/2016
36	Método Probabilista para Clasificación de Polaridad: Negación e Intensificación en Análisis de Sentimientos	Villalba Osornio Samara Gretel	01/12/2016

5.8.10 ALUMNOS GRADUADOS POR MAESTRÍA

No.	TÍTULO DE LA TESIS	NOMBRE DEL ALUMNO	FECHA DE TERMINACIÓN
37	Técnicas de Procesamiento de Señales Prometedoras para una Sola Portadora OFDM	Zamora Cuatlayo Rafael Sahel	02/12/2016
38	Modelado de Fallas y Pruebas de Defectos de Compuerta Abierta en Celdas Lógicas y de Memoria Basadas en Tecnología FinFET	Mesalles Salcedo Francisco Javier	02/12/2016
39	Reducción de PAPR y Multiplexación Asíncrona con Bancos de Filtros de Diezmado no Máximo CCK en Sistemas OFDM	Ojeda Loredó Fernando	02/12/2016
40	Materiales Termoeléctricos de Alto ZT en Base de Si y sus Aleaciones con Ge	Zapata De Santiago Israel Emmanuel	06/12/2016
41	Diseño CMOS de Generadores de Funciones PWL	Cinco Izquierdo Oscar Jair	08/12/2016
42	Síntesis de Código VHDL para la Realización de Osciladores Caóticos en FPGAs	Quintas Valles Antonio de Jesús	09/12/2016
43	Sistemas Criogénico de MEGARA: Integración, Caracterización y Alineación del CCD	Cisneros González Miriam Estefanía	14/12/2016
44	Desarrollo de una Interfaz Gráfica para el Manejo de la Estación Terrena para Comunicaciones Satelitales en la Banda de Frecuencias Ultra-altas (UHF)	Carmona Pérez Jesús	14/12/2016